

INTERNATIONALE

IEC

**INTERNATIONAL  
STANDARD**

**61340-3-2**

Deuxième édition  
Second edition  
2006-12

---

---

---

---

**Électrostatique –**

**Partie 3-2:  
Méthodes pour la simulation  
des effets électrostatiques –  
Formes d'onde d'essai des décharges  
électrostatiques pour les modèles de  
machine (MM)**

**Electrostatics –**

**Part 3-2:  
Methods for simulation of electrostatic effects –  
Machine model (MM) electrostatic discharge  
test waveforms**

© IEC 2006 Droits de reproduction réservés — Copyright - all rights reserved

Aucune partie de cette publication ne peut être reproduite ni utilisée sous quelque forme que ce soit et par aucun procédé, électronique ou mécanique, y compris la photocopie et les microfilms, sans l'accord écrit de l'éditeur.

No part of this publication may be reproduced or utilized in any form or by any means, electronic or mechanical, including photocopying and microfilm, without permission in writing from the publisher.

International Electrotechnical Commission, 3, rue de Varembe, PO Box 131, CH-1211 Geneva 20, Switzerland  
Telephone: +41 22 919 02 11 Telefax: +41 22 919 03 00 E-mail: inmail@iec.ch Web: www.iec.ch



Commission Electrotechnique Internationale  
International Electrotechnical Commission  
Международная Электротехническая Комиссия

CODE PRIX  
PRICE CODE

**K**

*Pour prix, voir catalogue en vigueur  
For price, see current catalogue*

## COMMISSION ELECTROTECHNIQUE INTERNATIONALE

### ÉLECTROSTATIQUE –

#### **Partie 3-2: Méthodes pour la simulation des effets électrostatiques – Formes d'onde d'essai des décharges électrostatiques pour les modèles de machine (MM)**

#### AVANT-PROPOS

- 1) La Commission Electrotechnique Internationale (CEI) est une organisation mondiale de normalisation composée de l'ensemble des comités électrotechniques nationaux (Comités nationaux de la CEI). La CEI a pour objet de favoriser la coopération internationale pour toutes les questions de normalisation dans les domaines de l'électricité et de l'électronique. A cet effet, la CEI – entre autres activités – publie des Normes internationales, des Spécifications techniques, des Rapports techniques, des Spécifications accessibles au public (PAS) et des Guides (ci-après dénommés "Publication(s) de la CEI"). Leur élaboration est confiée à des comités d'études, aux travaux desquels tout Comité national intéressé par le sujet traité peut participer. Les organisations internationales, gouvernementales et non gouvernementales, en liaison avec la CEI, participent également aux travaux. La CEI collabore étroitement avec l'Organisation Internationale de Normalisation (ISO), selon des conditions fixées par accord entre les deux organisations.
- 2) Les décisions ou accords officiels de la CEI concernant les questions techniques représentent, dans la mesure du possible, un accord international sur les sujets étudiés, étant donné que les Comités nationaux intéressés sont représentés dans chaque comité d'études.
- 3) Les publications CEI se présentent sous la forme de recommandations internationales et elles sont agréées comme telles par les Comités nationaux de la CEI. Tous les efforts raisonnables sont entrepris afin que la CEI s'assure de l'exactitude du contenu technique de ses publications; la CEI ne peut pas être tenue responsable de l'éventuelle mauvaise utilisation ou interprétation qui en est faite par un quelconque utilisateur final.
- 4) Dans le but d'encourager l'uniformité internationale, les Comités nationaux de la CEI s'engagent, dans toute la mesure possible, à appliquer de façon transparente les Publications de la CEI dans leurs publications nationales et régionales. Toute divergence entre toute Publication de la CEI et toute publication nationale ou régionale correspondante doit être indiquée en termes clairs dans cette dernière.
- 5) La CEI n'a prévu aucune procédure de marquage valant indication d'approbation et n'engage pas sa responsabilité pour les équipements déclarés conformes à une de ses publications.
- 6) Tous les utilisateurs doivent s'assurer qu'ils sont en possession de la dernière édition de cette publication.
- 7) Aucune responsabilité ne doit être imputée à la CEI, à ses administrateurs, employés, auxiliaires ou mandataires, y compris ses experts particuliers et les membres de ses comités d'études et des Comités nationaux de la CEI, pour tout préjudice causé en cas de dommages corporels et matériels, ou de tout autre dommage de quelque nature que ce soit, directe ou indirecte, ou pour supporter les coûts (y compris les frais de justice) et les dépenses découlant de la publication ou de l'utilisation de cette Publication de la CEI ou de toute autre Publication de la CEI, ou au crédit qui lui est accordé.
- 8) L'attention est attirée sur les références normatives citées dans cette publication. L'utilisation de publications référencées est obligatoire pour une application correcte de la présente publication.
- 9) L'attention est attirée sur le fait que certains des éléments de la présente publication CEI peuvent faire l'objet de droits de propriété intellectuelle ou de droits analogues. La CEI ne saurait être tenue pour responsable de ne pas avoir identifié de tels droits de propriété ou de ne pas avoir signalé leur existence.

La Norme internationale CEI 61340-3-2 a été établie par le comité d'études 101 de la CEI: Electrostatique.

Cette deuxième édition annule et remplace la première édition publiée en 2002 et constitue une révision technique.

Le changement majeur par rapport à l'édition précédente est qu'elle ne contient plus d'applications pour les dispositifs à semiconducteurs.

## INTERNATIONAL ELECTROTECHNICAL COMMISSION

### ELECTROSTATICS –

#### **Part 3-2: Methods for simulation of electrostatic effects – Machine model (MM) electrostatic discharge test waveforms**

#### FOREWORD

- 1) The International Electrotechnical Commission (IEC) is a worldwide organization for standardization comprising all national electrotechnical committees (IEC National Committees). The object of IEC is to promote international co-operation on all questions concerning standardization in the electrical and electronic fields. To this end and in addition to other activities, IEC publishes International Standards, Technical Specifications, Technical Reports, Publicly Available Specifications (PAS) and Guides (hereafter referred to as "IEC Publication(s)"). Their preparation is entrusted to technical committees; any IEC National Committee interested in the subject dealt with may participate in this preparatory work. International, governmental and non-governmental organizations liaising with the IEC also participate in this preparation. IEC collaborates closely with the International Organization for Standardization (ISO) in accordance with conditions determined by agreement between the two organizations.
- 2) The formal decisions or agreements of IEC on technical matters express, as nearly as possible, an international consensus of opinion on the relevant subjects since each technical committee has representation from all interested IEC National Committees.
- 3) IEC Publications have the form of recommendations for international use and are accepted by IEC National Committees in that sense. While all reasonable efforts are made to ensure that the technical content of IEC Publications is accurate, IEC cannot be held responsible for the way in which they are used or for any misinterpretation by any end user.
- 4) In order to promote international uniformity, IEC National Committees undertake to apply IEC Publications transparently to the maximum extent possible in their national and regional publications. Any divergence between any IEC Publication and the corresponding national or regional publication shall be clearly indicated in the latter.
- 5) IEC provides no marking procedure to indicate its approval and cannot be rendered responsible for any equipment declared to be in conformity with an IEC Publication.
- 6) All users should ensure that they have the latest edition of this publication.
- 7) No liability shall attach to IEC or its directors, employees, servants or agents including individual experts and members of its technical committees and IEC National Committees for any personal injury, property damage or other damage of any nature whatsoever, whether direct or indirect, or for costs (including legal fees) and expenses arising out of the publication, use of, or reliance upon, this IEC Publication or any other IEC Publications.
- 8) Attention is drawn to the normative references cited in this publication. Use of the referenced publications is indispensable for the correct application of this publication.
- 9) Attention is drawn to the possibility that some of the elements of this IEC Publication may be the subject of patent rights. IEC shall not be held responsible for identifying any or all such patent rights.

International Standard IEC 61340-3-2 has been prepared by IEC technical committee 101: Electrostatics.

This second edition cancels and replaces the first edition, published in 2002, and constitutes a technical revision.

The major change of this document is that it no longer contains the application to semiconductor devices.

This is a preview of "IEC 61340-3-2 Ed. 2...". [Click here to purchase the full version from the ANSI store.](#)

Cette édition a pris en compte les instructions du Standardization Management Board (SMB) de la CEI en ce qui concerne l'étude des apports provenant des documents du CE 47 concernant les méthodes d'essais ESD. Le CE 101 a révisé la présente CEI 61340-3-2, concernant le modèle de machine, en collaboration avec le Groupe de Travail Mixte CE 47/CE 101. La CEI 61340-3-2 intègre les contributions du CE 47, fondées sur la CEI 60749-27 correspondante du CE 47.

Le texte de cette norme est issu des documents suivants:

FDIS	Rapport de vote
101/237/FDIS	101/239/RVD

Le rapport de vote indiqué dans le tableau ci-dessus donne toute information sur le vote ayant abouti à l'approbation de cette norme.

Cette publication a été rédigée selon les Directives ISO/CEI, Partie 2.

Une liste de toutes les parties de la série CEI 61340, présentées sous le titre général *Electrostatique* peut être consultée sur le site web de la CEI.

Le comité a décidé que le contenu de cette publication ne sera pas modifié avant la date de maintenance indiquée sur le site web de la CEI sous "<http://webstore.iec.ch>" dans les données relatives à la publication recherchée. A cette date, la publication sera

- reconduite,
- supprimée,
- remplacée par une édition révisée, ou
- amendée.

This is a preview of "IEC 61340-3-2 Ed. 2...". Click here to purchase the full version from the ANSI store.

It recognizes the direction of the IEC SMB (Standardization Management Board) in terms of considering inputs from TC 47 documents with regard to ESD test methods. TC 101 has revised this IEC 61340-3-2, concerning the machine model, in collaboration with the JWG of TC 47/TC 101. IEC 61340-3-2 incorporates TC 47 input, based on the corresponding TC 47 IEC 60749-27.

The text of this standard is based on the following documents:

FDIS	Report on voting
101/237/FDIS	101/239/RVD

Full information on the voting for the approval of this standard can be found in the report on voting indicated in the above table.

This publication has been drafted in accordance with the ISO/IEC Directives, Part 2.

The list of all parts of the IEC 61340 series, under the general title *Electrostatics*, can be found on the IEC website.

The committee has decided that the contents of this publication will remain unchanged until the maintenance result date indicated on the IEC web site under "<http://webstore.iec.ch>" in the data related to the specific publication. At this date, the publication will be

- reconfirmed,
- withdrawn,
- replaced by a revised edition, or
- amended.

## ELECTROSTATIQUE –

### **Partie 3-2: Méthodes pour la simulation des effets électrostatiques – Formes d'onde d'essai des décharges électrostatiques pour les modèles de machine (MM)**

#### **1 Domaine d'application**

La présente partie de la CEI 61340 décrit les formes d'onde de courant de décharge utilisées pour simuler les décharges électrostatiques (ESD – Electrostatic Discharges) du modèle de machine et les exigences de base concernant les appareils utilisés pour développer et vérifier ces formes d'onde.

Cette norme couvre les formes d'onde ESD des MM prévues pour une utilisation dans les méthodes d'essai générales et pour application aux matériaux ou objets, aux composants électroniques et autres éléments pour l'essai de résistance aux ESD ou en vue de l'évaluation de la performance. L'application spécifique de ces formes d'onde ESD des MM aux dispositifs à semiconducteurs en non-alimentés est traitée dans la CEI 60749-27.

#### **2 Termes et définitions**

Pour les besoins du présent document, les termes et définitions suivants s'appliquent.

##### **2.1**

##### **unité en essai**

##### **UUT (Unit Under Test)**

matériau, objet, élément ou produit devant être soumis à l'essai ESD du MM

##### **2.2**

##### **défaillance de l'UUT**

condition dans laquelle une UUT ne remplit pas un ou plusieurs paramètres spécifiés à la suite de l'essai ESD

##### **2.3**

##### **tension de tenue aux ESD**

niveau de tension ESD appliqué maximal qui n'entraîne pas le dépassement des limites des paramètres de défaillance, à condition que toutes les UUT soumises à la contrainte à des niveaux plus faibles aient également résisté

#### **3 Appareils**

##### **3.1 Générateur de formes d'onde d'ESD du MM**

Cet appareil produit une impulsion de courant de décharge électrostatique simulant un événement de ESD du MM pour application à l'UUT. Le circuit de générateur de formes d'onde équivalent et les charges d'évaluation de l'appareil d'essai sont illustrés à la Figure 1.

##### **3.2 Appareil de vérification de la forme d'onde**

L'appareil capable de vérifier la forme d'onde de courant du MM est défini dans la présente norme. Cet appareil comprend, entre autres, un système d'enregistrement de la forme d'onde, une résistance à haute tension et un transducteur de courant.

## **ELECTROSTATICS –**

### **Part 3-2: Methods for simulation of electrostatic effects – Machine model (MM) electrostatic discharge test waveforms**

#### **1 Scope**

This part of IEC 61340 describes the discharge current waveforms used to simulate machine model (MM) electrostatic discharges (ESD) and the basic requirements for equipment used to develop and verify these waveforms.

This standard covers MM ESD waveforms for use in general test methods and for application to materials or objects, electronic components and other items for ESD withstand test or performance evaluation purposes. The specific application of these MM ESD waveforms to non-powered semiconductor devices is covered in IEC 60749-27.

#### **2 Terms and definitions**

For the purposes of this document, the following terms and definitions apply.

##### **2.1 unit under test UUT**

material, object, item or product to be subjected to the MM ESD test

##### **2.2 UUT failure**

condition in which a UUT does not meet one or more specified parameters as a result of the ESD test

##### **2.3 ESD withstand voltage**

maximum applied ESD voltage level that does not cause failure parameter limits to be exceeded provided that all UUTs stressed at lower levels have also passed

#### **3 Equipment**

##### **3.1 MM ESD waveform generator**

This equipment produces an electrostatic discharge current pulse simulating a MM ESD event for application to the UUT. The equivalent waveform generator circuit and tester evaluation loads are illustrated in Figure 1.

##### **3.2 Waveform verification equipment**

Equipment capable of verifying the MM current waveform is defined in this standard. This equipment includes, but is not limited to, a waveform recording system, a high-voltage resistor and a current transducer.